

Entwurf von integrierten Analog- und Mixed-Signalschaltungen (EIAMS)

[2V + 2P; 5 LPs]

- Zweiwöchige Blockveranstaltung mit Theorie und Praxis
- Integriertes Schaltungsdesign von analogen und kombiniert analog-digitalen Schaltungen, wie z.B.
 - Stromspiegel
 - Operationsverstärker
 - Digital-Analog-Umsetzerdesign
- Layout der integrierten Schaltungen in einer 130nm Technologie

Bitte im elearning Portal anmelden – ein Vorbesprechungstermin zur Terminabsprache wird rechtzeitig bekannt gegeben.

Lehrstuhl für Kommunikationselektronik
www.lke.uni-bayreuth.de

