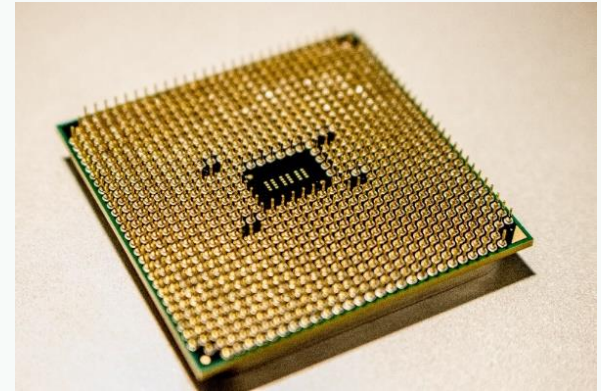


Digital- und Computertechnik (DC) [2V + 2Ü; 5 LPs]

- Grundlagen der Digitaltechnik
- CMOS Technologiekonzept und Gatter
- Digitale Schaltalgebra
- Verfahren zur Schaltungsminimierung (KVS, Quine-McCluskey)
- Automaten



Termine: Nach Absprache online

Vorbesprechung am 06.11.2020 9:00 Uhr

Bitte im elearning Portal anmelden.

Lehrstuhl für Kommunikationselektronik
www.lke.uni-bayreuth.de

